

Глава 1

ОТ МИКРО- К НАНОЭЛЕКТРОНИКЕ

1.1. Микроэлектроника как мотор прогресса

Микроэлектроника сегодня — одна из главных компонент высоких технологий, мотор научно-технического прогресса. Действительно, мотор, или двигатель (от латинского *Motor* — приводящий в движение) представляет собой устройство, преобразующее какой-либо вид энергии в движение вперед, на пути прогресса общества. А ведь прогресс (от латинского *Progressus* — движение вперед, успех) — направление развития от низшего к высшему, поступательное движение вперед. Различают некоторые аспекты прогресса как глобального, всемирно-исторического процесса восхождения человеческих обществ от примитивных состояний к вершинам цивилизованного состояния, основанного на высших научно-технических, политико-правовых, нравственно-этических достижениях.

Рассмотрим некоторые аспекты развития микроэлектроники как мотора научно-технического прогресса человечества в целом и нашей России в частности.

Социальный аспект. Кремниевая микроэлектроника сформировалась как отрасль промышленности в начале 70-х годов прошлого века. Гордон Мур — один из основателей всемирно известной компании «Intel», производителя микропроцессоров, — в 1970-х годах вывел два эмпирических закона. Первый (оптимистический) закон Мура гласит, что объем пространства, занимаемый транзисторной структурой в чипе, сокращается вдвое примерно каждый год (рис. 1.1). В 1980–1990-е годы проектные нормы и число элементов на кристалле стали удваиваться каждые два года. Ныне этот период достигает трех лет.

Второй закон Мура (пессимистический) предсказывает резкий рост стоимости постройки заводов по изготовлению чипов. В соответствии с этим законом, стоимость такого завода удваивается с каждым поколением чипов (или каждые три года). Этот закон

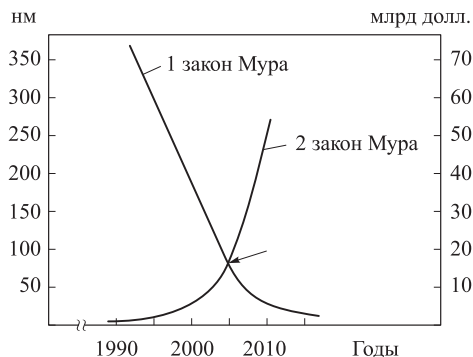


Рис. 1.1. Первый и второй законы Мура. Стрелкой показан переход на наноскопический уровень

задавал и сегодня задает некий фундаментальный вектор развития технологии. При этом производительность технологического оборудования и его стоимость постоянно возрастали.

Когда микроэлектронные фирмы перестали вписываться в «закон Мура», ведущие производители микросхем объединились и разработали единую десятилетнюю программу развития технологии в микроэлектронике под названием «Национальная технологическая программа по полупроводникам» (National Technology Roadmap for Semiconductors, NTRS). В США эта программа получила поддержку правительства, что позволило американской полупроводниковой промышленности достигнуть к 2000 году определенного превосходства над европейскими и японскими производителями. К этому времени стоимость завода по производству интегральных схем существенно превысила 1 млрд долларов.

Дальнейшее поддержание темпов развития технологии оказалось тяжелым бременем для экономики всех стран — даже передовых, в том числе и США. Новая программа развития стала международной, к ней подключились ведущие мировые полупроводниковые компании. Программа получила название «Международная технологическая программа по полупроводникам» (International Technology Roadmap for Semiconductors, ITRS). Первая редакция программы разработана на 15 лет (2000–2014 гг.), каждые два года материал программы обновляется.

В итоге каждый год в мире производится более 10^{20} транзисторных структур, которые размещаются в интегральные схемы с плотностью упаковки ~ 10 млн транзисторных структур на од-

ном кристалле. Трудно найти другой пример производительности в технике. В ближайшее десятилетие ожидается выход на уровень порядка 10^9 – 10^{10} элементов на один кристалл при быстродействии 10^{-12} – 10^{-13} с. По производительности вычислений такие микроэлектронные вычислительные устройства уже могут составить реальную конкуренцию человеческим интеллектуальным возможностям. Вместе с тем дальнейшее уменьшение размеров вводит микроэлектронику в область физики — мезоскопику. Решением этой проблемы может быть достигнуто повсеместное торжество микроэлектроники и вычислительной техники. По оценкам специалистов в 2015 г. ежедневно будет выпускаться 10 млн транзисторов на каждого человека и все они будут востребованы. Это означает, что микроэлектроника будет определяющим фактором как экономического развития, так и информационной, и социальной сфер деятельности человека.

Экономический аспект. В передовых индустриальных странах развитие микроэлектроники является эффективной основой подъема промышленного производства. Микроэлектроника — ядро высоких технологий. Такое развитие микроэлектроники возможно только при целенаправленной государственной политике, иногда вопреки законам «рыночной экономики». Например, в 1979–1989 гг. США потратили свыше 5,5 млрд долларов государственных средств на прямое субсидирование развития технологий сверхбольших и сверхскоростных интегральных схем с технологическими нормами 0,5 мкм. Результат не замедлил сказаться — промышленность обеспечила мощный рывок в разработке нового класса радиоэлектронной аппаратуры и информационных систем, модернизировала и создала новые классы высокоточного оружия.

В других же странах господствовала теория, что рынок все рассудит, урегулирует и обеспечит необходимое развитие. Время показало, что мера этого развития была неадекватной. Микроэлектронная промышленность досталась России от СССР, который до 1990 г. входил наряду с Японией и США в мировую тройку лидеров. В постсоветское время производственная база практически не развивалась ни правительством, ни предпринимателями — ждали когда все определит рынок. Время ушло, производственная база деградировала, подготовленные молодые специалисты не были востребованы... Наконец, уже в России приходит

понимание необходимости восстановления электронной промышленности и микроэлектроники в частности. Создаются производственные и внедренческие зоны — такие как, например, инноград в Сколково. Для этого находятся требуемые объемы инвестиций, определяются основные направления исследований.

В промышленности и экономике России существует потребность в электронной компонентной базе (ЭКБ). Основные потребители ЭКБ на российском рынке — отрасли промышленной и специальной электроники, автомобильной электроники, бытовой электроники, телекоммуникационных систем, компьютерной и офисной техники. Заметим, что ни в одном из этих направлений Россия не является лидером на мировом рынке или хотя бы доминирующим производителем на внутреннем рынке. В результате выявляется картина полной неупорядоченности рынка, наличия широчайшей номенклатуры при крайне низком уровне потребности в определенном виде ЭКБ.

Ведущие предприятия не способны обеспечить устойчивый выпуск наборов больших интегральных схем (БИС) кинескопов, плазменных панелей и других видов ЭКБ по причине отставания в микроэлектронной технологии. Разработанные теоретические и практические системы, например, для сотовых телефонов, не нашли масштабного производства. Отсутствие современных технологических линий вынуждает производителей завозить сложные комплектующие из Европы, Китая, Кореи, Тайваня, Турции. В России сегодня изготавливают резисторы, конденсаторы, дискретные транзисторы и еще что-то по мелочи.

Вместе с тем прогнозы предсказывают убыточность производства наноразмерных интегральных схем. Комплект оборудования только лишь одного производственного модуля стоит более 10 млрд долларов. Разработка и подготовка производства одной микросхемы с миллиардами элементов обходятся от десятков миллионов до миллиарда долларов. В то же время жизненный цикл для изделий электронной техники ограничен пятью годами. Проблема экономики в микроэлектронике субмикронного диапазона волнует менеджеров корпораций, высокопоставленных государственных чиновников. Видимо, на этом этапе развития электроники необходимо искать оптимальные пути развития высоких технологий, включая микро- и нанoeлектронику.

Военный аспект. Модернизация радиоэлектронных систем и систем управления высокоточным оружием, авиационной, космической и атомной техники осуществляется за счет применения современной ЭКБ новых поколений. Основная тенденция развития ЭКБ состоит в жесткой системной ориентации на объект модернизации, повышении функциональной сложности и системной привязке к новым видам техники. Использование зарубежной ЭКБ чревато опасностью несанкционированных «закладок», распознать которые в функционально сложных устройствах невозможно. А если и возможно, то затраты на тестирование зарубежной функционально сложной ЭКБ сопоставимы с затратами на производство отечественной ЭКБ. Такого рода «закладки» могут быть использованы для несанкционированных команд, передачи информации по командам извне, отказа спецсистем в «час Х». Прекращение производства системно-ориентированной ЭКБ приведет в конечном итоге к прекращению разработок новых видов военной техники в России, к потере обороноспособности, к вытеснению страны с мирового рынка вооружений, к существенному ухудшению экономического и политического положения страны. Для сохранения статуса развитой державы России не достаточно связывать свое развитие только с сырьевой базой. Страна должна идти по пути технико-экономического развития, в том числе за счет развития высоких технологий и прежде всего микроэлектроники с постепенным переходом к наноструктурам.

Технологический аспект. В настоящее время установилась тенденция развития сложной ЭКБ — переход к системам на кристалле. Под системой на кристалле (System-on-a-Chip, SoC) будем понимать электронную схему, выполняющую функции целого устройства, например, компьютера, размещенного на одной интегральной схеме. Составные части микросистем получили название «IP-блоки» или «блоки интеллектуальной собственности» (Intellectual Property). В отечественной литературе составные части интегральной схемы называют сложно-функциональными блоками, или СФ-блоками. В случае, если разместить все необходимые цепи на одном кристалле не представляется возможным, применяется схема из нескольких кристаллов, размещенных в одном корпусе (System-in-a-Package, SiP). Система на кристалле позволяет увеличить процент годных устройств, упростить конструкцию корпуса.

Обеспечение национальной безопасности в области микроэлектронной ЭКБ связано с созданием пилотного производства на основе современного технологического оборудования. Такое производство должно соответствовать топологическим нормам 130–100 нм. Стоимость такой технологической линейки составит более 200 млн долларов, что на порядок дешевле стоимости серийного заводского оборудования. Несмотря на огромные затраты, наличие пилотного производства позволит решить практически все задачи разработки и обеспечения ЭКБ по спецпрограммам. Разработка в стране систем на кристалле для ЭКБ и их дальнейшая реализация с использованием мировой системы разделения труда, включая размещение заказов в мировых «кремниевых мастерских» с современным технологическим уровнем, позволят России догнать передовые электронные державы.

В 2000 г. промышленная микроэлектроника преодолела рубеж топологических норм 100 нанометров и трансформировалась в нанoeлектронику. В настоящее время ведущие мировые производители достигли пространственного разрешения 32 нм в критических элементах интегральных транзисторных структур (затворных структурах интегральных транзисторов). Таким образом, за последние 30 лет длина затвора МОП-транзистора уменьшилась в 200 раз. Если в начале 1970-х годов она составляла 10 мкм, то ныне эта величина лежит в пределах 50 нм. Нанoeлектроника уверенно приближается к созданию интегральных схем с топологическими нормами 22 нм и ниже. С уменьшением геометрических размеров транзисторов снижается площадь транзисторной структуры, уменьшаются паразитные емкости, улучшается быстродействие и снижается энергопотребление интегральной схемы.

Масштабирование (скейлинг) геометрических параметров интегральных схем можно отнести к развитию микроэлектроники именуемой стратегией «сверху–вниз» (top-down). На пути масштабирования нанотранзисторов в область менее 32 нм помимо технологических, экономических возникают ряд физических проблем. К ним прежде всего относятся уменьшение подвижности носителей за счет рассеяния на примесях, рост утечки зарядов за счет туннелирования через подзатворный диэлектрик, увеличение тока утечки p – n -переходов с уменьшением глубины их зале-

гания, пробой подзатворного диэлектрика, изменение механизма транспорта зарядов, максимально допустимые напряжения и токи в расчете на единицу объема проводящего вещества, теплоотвод и многое другое. Другими словами, различные классические и квантовые размерные эффекты, которые начинают проявляться при размерах 100 нм и меньше, ограничивают возможность миниатюризации p – n -перехода.

Существует и стратегия развития субмикронной электроники «снизу–вверх» (bottom-up). В рамках такого развития нанoeлектронных структур их синтез осуществляется на атомном или молекулярном уровнях. Для этого разрабатываются принципиально новые технологии, не связанные с технологиями создания многочисленных p – n -переходов.

1.2. Нанoeлектроника — путь «обогнать не догоняя»

Развитие микроэлектроники непосредственно связано с развитием нанoeлектроники. *Нанoeлектроника* представляет собой область электроники, в которой изучаются носители информационного сигнала в веществе под действием различных полей, а также разрабатываются физические и технологические основы создания приборов для обработки и хранения информации с характерными топологическими размерами элементов менее 100 нм.

Нанoeлектроника является новой областью науки и техники, формирующейся на основе последних достижений физики твердого тела, квантовой электроники, физической химии и технологии полупроводниковой электроники. Исследования в области нанoeлектроники важны для разработки новых принципов, а вместе с ними и нового поколения сверхминиатюрных супербыстродействующих систем обработки информации.

Особенность нанoeлектронных приборов и устройств — проявление, наряду с классическими явлениями, квантовых эффектов, которые во многом являются паразитными в работе обычного транзистора. Однако же именно на основе этих эффектов в нанoeлектронике создаются новые приборы и устройства. Рассмотрим некоторые аспекты развития микроэлектроники и зарождения нанoeлектроники.

В приборах и устройствах нанoeлектроники используются предельные возможности электрических, магнитных, механических и биологических систем. В настоящее время нанoeлектронные приборы и устройства в основном ассоциируются с информационными технологиями. Однако со временем наноустройства будут играть важную роль в процессах преобразования энергии, организации защиты окружающей среды, в медицинском обслуживании людей.

Технологии преобразования вещества по стратегии «сверху–вниз», а также открытия в области синтеза и самосборки наноразмерных структур привели к ряду ярких открытий. Именно они изменили представления о возможности наноструктур, не связанных с p – n -переходами. Среди таких открытий:

- создание углеродных нанотрубок, а затем графеновых монокристаллов;
- применение зондов сканирующих туннельных микроскопов и атомно-силовых микроскопов для поатомной сборки отдельных нанoeлектронных устройств;
- использование спинов в качестве носителей информационных сигналов;
- создание транзисторов на гетеропереходах, резонансных туннельных диодов и оптоэлектронных устройств с квантовыми ямами;
- обнаружение квантового эффекта кулоновской блокады и создание одноэлектронных элементов, работающих при комнатной температуре;
- разработка химических методов синтеза нанокристаллов и методов их объединения в более крупные и упорядоченные структуры;
- использование в производстве наноустройств биомолекул и надмолекулярных структур;
- сборка отдельных молекулярных элементов в функциональное устройство типа интегральной схемы путем соединения микро- и макроуровней организации молекулярных электронных устройств;
- выделение биохимических «молекулярных двигателей» и их включение в небиологическую среду.

Переход к нанoeлектронным приборам и устройствам подразумевает смену парадигм электроники в целом. Под *парадигмой* будем понимать совокупность фундаментальных научных установок, представлений и терминов, принимаемую и разделяемую научным сообществом в рамках устоявшейся научной традиции в определенный период времени. В качестве первых примеров смены парадигм в архитектуре вычислительных систем можно привести идеи квантовых вычислительных устройств, клеточных автоматов на квантовых точках, молекулярной электроники, вычислений с использованием цепей ДНК и другие примеры использования наноструктур. Эффективное внедрение новых типов архитектуры вычислительных систем потребует разработки новых типов наноустройств. Изменением данной парадигмы развития можно считать появление квантованных магнитных дисков, однофотонных систем, наномеханических систем, широкого класса структур и устройств, объединяющих биологические и небиологические объекты.

1.3. Нанoeлектронные приборы и устройства

Нанoeлектронные приборы и устройства создаются с помощью методов нанотехнологии. *Нанотехнологию* можно определить как совокупность технологий, процессов и методик, основанных на манипуляциях с отдельными атомами и молекулами с целью получения новых материалов, приборов и устройств. Нанотехнология может использоваться в электронике, материаловедении, химии, механике, биомедицине и других областях науки и техники. Напомним, что в атомной и квантовой физике характерной единицей длины принято считать величину $1 \text{ \AA}$ или 10^{-10} м . Такой выбор обусловлен тем, что ангстрем соответствует диаметру самого маленького из атомов — атома водорода. Диаметры других атомов могут лишь немного превышать $2 \text{ \AA}$. Нанометр в 10 раз больше.

Область нанодиапазона — от 1 нм до 100 нм. В живой природе, состоящей так же, как и неживая материя, из атомов, молекулы протеина и липидов имеют размеры до 10 нм. Масштаб рибосом и вирусов лежит в пределах 100 нм. Отметим, что один из продуктов нанотехнологии — нанотрубки, а также элементы

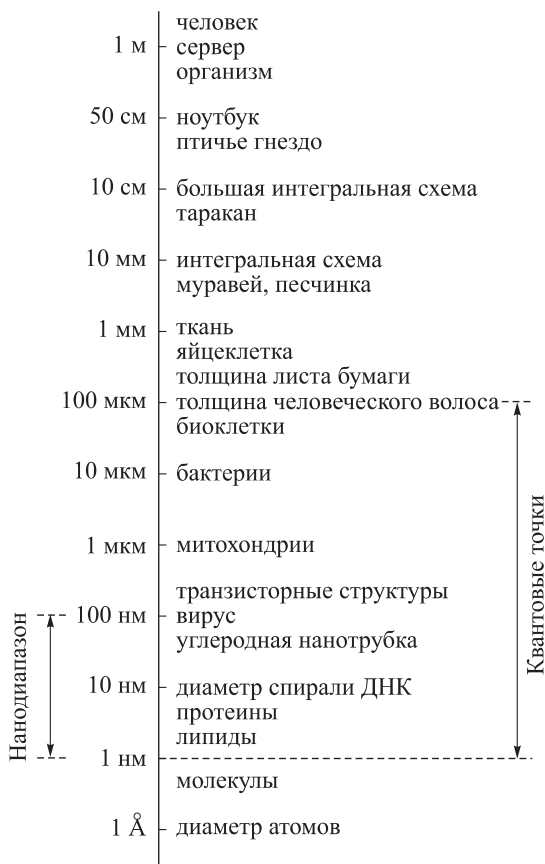


Рис. 1.2. Характерные масштабы живой и неживой природы

сверхбольших интегрированных схем тоже имеют размеры ~ 100 нм. Именно это обстоятельство вселяет надежду на успешное совмещение технологий живых и неживых систем, создание микроминиатюрных устройств, лекарств (рис. 1.2). Следует отметить, что с возрастанием производительности микрочипов они становятся дешевле и потребляют меньше энергии по сравнению с чипами предшествующего поколения. Приведем несколько ярких примеров сегодняшнего уровня достижений микроэлектроники.

Стратегической задачей микроэлектроники является создание микропроцессорной системы на кристалле. На одной кремниевой

подложке должны быть размещены миллионы узлов базисной логики, процессорное ядро с набором разнообразных периферийных модулей. В этом случае типовая системная плата содержит микропроцессор или микроконтроллер и логику. Логика может быть представлена в виде заказных специализированных микросхем массового применения для решения узкого класса задач. На кристалле кроме процессорного ядра и специализированной логики обычно размещают программируемую логику. Одновременно проектируются блоки статической памяти, устройства периферии и интерфейса, модули управления питанием. Заказ такой системы на одном кристалле является весьма затратным поскольку на этапе проектирования необходимо подобрать эффективную библиотеку элементов микропроцессоров, различных типов памяти, решить проблемы интеллектуальной собственности, выбрать надежных производителей фотошаблонов, экспертизу и испытание новой интегральной схемы... Ясно, что система на кристалле пока недоступна для подавляющего большинства заказчиков.

В поиске менее затратных путей производства систем на кристалле разработаны системы на программируемом кристалле (System-on-Programmable-Chip — SoPC). На таких кристаллах размещают компоненты в традиционном понимании: процессорные ядра, память, IP-блоки. Развивается целый спектр методов реализации систем на кристалле, происходит взаимопроникновение, комбинирование подходов с целью поиска вариантов, наиболее эффективных с технической и экономической точки зрения. Объемы производства, при которых их применение может быть экономически целесообразно, оцениваются от одной тысячи до ста тысяч микросхем в год.

Параллельно с появлением концепции системы на кристалле возникли идеи создания систем на основе наборов готовых базовых блоков. При этом интерфейсы компонентов платформы (процессоров, блоков памяти и управления, шинных интерфейсов и др.) в рамках достаточно широкого класса задач должны быть унифицированы. Процесс конструирования происходит на системном уровне, уровне функционального описания, а уже для всей системы осуществляется глобальная оптимизация с использованием готовых аппаратных решений, заложенные в IP-блоках.

Индустрия IP-блоков сегодня развивается: сформировалась солидная библиотека специализированных IP-блоков для различных прикладных областей и технологий изготовления микросхем. Процессоры, как и другие IP-блоки библиотек, верифицированы и могут использоваться в виде готовых макросов.

Другим возможным путем развития микроэлектроники является 3D-интеграция. В структуре чипа интегральных схем помимо большого числа транзисторов имеется массив дискретных пассивных компонентов, также реализованных на транзисторных структурах. На микроэлектронных платах кроме собственно интегральных схем монтируются навесная электронная компонентная база, которая состоит из резисторов, конденсаторов, катушек индуктивности, антенн, фильтров и переключателей других дискретных компонентов. Такова структура печатной платы в одностороннем или двухстороннем исполнении. Современные технологии микрокорпусирования и микросборки позволяют эффективно сократить площадь (объем, массу) электронного узла не за счет повышения степени интеграции ИС, а за счет работы с коммутационной составляющей системы и пассивными компонентами: платой, расположением и свойствами элементов.

Широкий спектр современных изделий, использующих технологии 3D-микрокорпусирования и микросборки, или «систем в корпусе» можно упрощенно классифицировать по трем основным группам:

- многокристальные модули с кристаллами, расположенными один на другом (stacked dies) и организацией межсоединений проволочными выводами;
- многоярусные корпуса (system on package — SoP) с организацией межсоединений с помощью шариковых выводов или так называемых бампов;
- многокристальные модули, использующие технологии содания для организации межсоединений переходных отверстий в материале самих полупроводниковых кристаллов (through silicon vias — TSV).

Технологии для производства микросборок первой группы («этажерки» кристаллов) уже несколько лет серийно используются в промышленности. Направление развития технологии идет

в сторону увеличения количества слоев и уменьшения толщины кристаллов. Использование многослойных печатных плат в изделиях высокой надежности тоже имеет свои минусы, неприемлемые для многих конкретных приложений из-за проблем, связанных с теплопроводностью, разными коэффициентами термического расширения и низких частотных свойств. С технической точки зрения наиболее простым путем быстрой и эффективной модернизации производства микросборок высокой надежности представляется внедрение технологии многослойной низкотемпературной керамики в сочетании с технологией монтажа «этажерок кристаллов». Такой прием (многослойная керамическая подложка или герметичный корпус со встроенными пассивными компонентами плюс многослойный монтаж кристаллов с разваркой проволокой) позволит улучшить массогабаритные характеристики.

Вторая группа 3D-интегрированных структур типа «корпус на корпусе» требует для своей реализации сочетания технологий первой группы и технологий создания шариковых выводов и «бампов» или, другими словами, контактных микровыступов.

Изделия третьей группы, интегрированные на уровне полупроводниковых пластин и кристаллов с переходными отверстиями (TSV-технология) наиболее перспективны. Принято считать, что 3D-интеграции станет очередной четвертой технологической революцией в электронике.

По мере приближения размеров твердотельных структур к нанометровой области (а это образования из единиц и десятков атомов) все больше проявляются квантовые свойства электрона. В его поведении преобладающими становятся волновые закономерности, характерные для квантовых частиц. С одной стороны, это приводит к нарушению работоспособности классических транзисторов, использующих закономерности поведения электрона как классической частицы, а с другой — открывает перспективы создания новых уникальных переключающих, запоминающих и усиливающих элементов для информационных систем. Это и есть основные объекты исследований и разработок новой области электроники — наноэлектроники.

Разработанные в последние годы наноэлектронные элементы по своей миниатюрности, быстродействию и потребляемой мощ-

ности составляют серьезную конкуренцию традиционным полупроводниковым транзисторам и интегральным микросхемам на их основе как главным элементам информационных систем. Уже сегодня техника вплотную приблизилась к теоретической возможности запоминать и передавать 1 бит информации (0 и 1) с помощью одного электрона, локализация которого в пространстве может быть задана одним атомом. Ожидает практического разрешения и идея аналогичных однофотонных элементов.

Широкое применение одноэлектронных и однофотонных элементов для создания информационных систем пока сдерживается недостаточной их изученностью, а главное, отсутствием удобных для массового производства технологий, позволяющих конструировать требуемые структуры из отдельных атомов. Такие возможности существуют только в исследовательских лабораториях. Однако современные темпы развития электроники позволяют уверенно прогнозировать промышленное освоение нанотехнологии, а вместе с ней и нанoeлектроники уже в начале XXI века.

Итак, в основе приборов нанoeлектроники лежат волновые свойства электрона и связанные с этим другие физические явления и эффекты. Движение электрона и связанной с ним волны де Бройля в наноразмерных твердотельных структурах определяется эффектами, сопряженными с квантовым ограничением, интерференцией и возможностью туннелирования через потенциальные барьеры. И эти эффекты будут вносить тем больший вклад в электрические процессы в элементе, чем меньше его размер. Когда же размер элемента сравнится с длиной волны электрона, эти эффекты станут преобладающими.

На рис. 1.3 приведена уникальная фотография, экспериментально подтверждающая наличие дебройлевской волны. С помощью туннельного микроскопа удалось рассадить 48 атомов железа на поверхности меди. Сформирован «квантовый загон» радиусом 7,1 нм. Волны внутри загона представляют собой стоячие волны зарядовой плотности, соответствующие решению уравнения Шредингера. Возникновение или отсутствие изображения зависит от положения вновь имплантированного атома. Если дебройлевские волны складываются в фазе в процессе конструктивной интерференции, то изображение появляется. При деструктивной интерференции оно исчезает. Эта картинка — одно из дока-

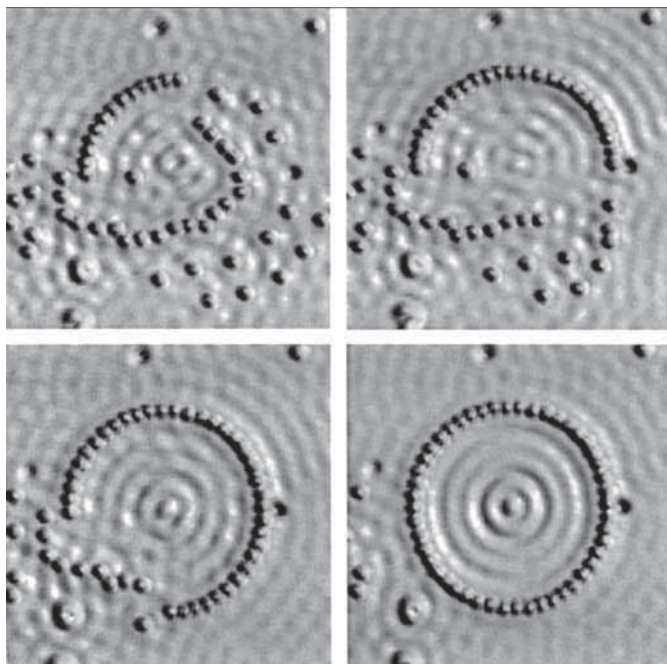


Рис. 1.3. Процесс формирования «квантового загона» из атомов железа, адсорбированных на поверхности меди (*Crommie V. F., Lutz C. P., Eigler D. M. Nature, 1993, vol. 363, p. 524*)

зательств волновой природы отдельного атома или электронов и внешних его орбит.

Решение проблем перехода от микро- к нанoeлектронике вовсе не отрицает дальнейшего пути развития микроэлектроники. Успехи микроэлектроники далеко не исчерпаны. Однако становление нанoeлектроники сулит новые научные достижения и разработки в области технологии во многих отраслях науки и техники. Развитие научных исследований наноструктур и нанотехнологий позволит получить материалы и приборы с новыми уникальными свойствами и, следовательно, решить ряд актуальных задач как в области электроники, так и во всех остальных отраслях науки и промышленности. В наномире будут работать и «старые» идеи схемотехнической электроники, в основе которых лежит использование усовершенствованного транзистора. Вместе

[. . .]