

Краткое содержание

ПЕРЕЧЕНЬ СЕРИЙНЫХ НОМЕРОВ И ТИПОВ МИКРОСХЕМ	7
ПЕРЕЧЕНЬ ТИПОВ МИКРОСХЕМ ПО ФУНКЦИОНАЛЬНЫМ ГРУППАМ	15
ПРЕДИСЛОВИЕ	25
ОБЩИЕ СВЕДЕНИЯ О СЕРИИ ТТЛ	25
ОБОЗНАЧЕНИЯ МИКРОСХЕМ ТТЛ	28
ПЕРЕЧЕНЬ ПРОИЗВОДИТЕЛЕЙ СХЕМ	29
УСЛОВНЫЕ ОБОЗНАЧЕНИЯ	30
ОПИСАНИЕ МИКРОСХЕМ 7400–74200	32
ТАБЛИЦА АНАЛОГОВ	380

Перечень серийных номеров и типов микросхем

7400	Четыре логических элемента 2И-НЕ	32
7400-S6	Четыре логических элемента 2И-НЕ	33
7401	Четыре логических элемента 2И-НЕ (открытый коллектор)	34
7401-S1	Четыре логических элемента 2И-НЕ (открытый коллектор, 15 В)	35
7401-S3	Четыре логических элемента 2И-НЕ (открытый коллектор, 50 мкА)	36
7402	Четыре логических элемента 2ИЛИ-НЕ	37
7402-S1	Четыре логических элемента 2ИЛИ-НЕ	38
7403	Четыре логических элемента 2И-НЕ (открытый коллектор)	39
7403-S1	Четыре логических элемента 2И-НЕ (открытый коллектор, 15 В)	40
7403-S3	Четыре логических элемента 2И-НЕ (открытый коллектор, 50 мкА)	41
7404	Шесть инверторов	42
7404-S6	Шесть инверторов	43
7405	Шесть инверторов (открытый коллектор)	44
7405-S1	Шесть инверторов (открытый коллектор, 15 В)	45
7405-S3	Шесть инверторов (открытый коллектор, 50 мкА)	46
7406	Шесть инвертирующих буферных формирователей (открытый коллектор, 30 В)	47
7407	Шесть буферных формирователей (открытый коллектор, 30 В)	48
7408	Четыре логических элемента 2И	49
7409	Четыре логических элемента 2И (открытый коллектор)	50
7409-S1	Четыре логических элемента 2И (открытый коллектор, 15 В)	51
7410	Три логических элемента 3И-НЕ	51
7411	Три логических элемента 3И	53
7412	Три логических элемента 3И-НЕ (открытый коллектор)	54
7413	Два логических элемента 4И-НЕ на триггерах Шмитта	55
7414	Шесть инвертирующих триггеров Шмитта	56
7415	Три логических элемента 3И (открытый коллектор)	57
7416	Шесть инвертирующих буферных формирователей (открытый коллектор, 15 В)	58

7417	Шесть буферных формирователей (открытый коллектор, 15 В)	59
7418	Два логических элемента 4И-НЕ на триггерах Шмитта	60
7419	Шесть инвертирующих триггеров Шмитта	61
7420	Два логических элемента 4И-НЕ	62
7421	Два логических элемента 4И	63
7422	Два логических элемента 4И-НЕ (открытый коллектор)	64
7423	Два логических элемента 4ИЛИ-НЕ со стробирующими входами	65
7424	Четыре логических элемента 2И-НЕ на триггерах Шмитта	66
7425	Два логических элемента 4ИЛИ-НЕ со стробирующими входами	67
7426	Четыре логических элемента 2И-НЕ (открытый коллектор, 15 В)	68
7427	Три логических элемента 3ИЛИ-НЕ	69
7428	Четыре мощных логических элемента 2ИЛИ-НЕ	70
7430	Логический элемент 8И-НЕ	71
7431	Элементы задержки	72
7432	Четыре логических элемента 2ИЛИ	73
7433	Четыре мощных логических элемента 2ИЛИ-НЕ (открытый коллектор)	74
7434	Шесть буферных формирователей	75
7435	Шесть буферных формирователей (открытый коллектор)	76
7436	Четыре логических элемента 2ИЛИ-НЕ	77
7437	Четыре мощных логических элемента 2И-НЕ	78
7438	Четыре мощных логических элемента 2И-НЕ (открытый коллектор)	79
7439	Четыре мощных логических элемента 2И-НЕ (открытый коллектор)	80
7440	Два мощных логических элемента 4И-НЕ	81
7441	Дешифратор двоично-десятичного кода (70 В, открытый коллектор)	82
7442	Дешифратор двоично-десятичного кода	84
7443	Дешифратор кода с избытком три	86
7444	Дешифратор кода Грея с избытком три	88
7445	Дешифратор двоично-десятичного кода/ схема управления индикаторами (открытый коллектор, 30 В, 80 мА)	90
7446	Дешифратор для управления 7-сегментным индикатором (открытый коллектор, 30 В)	92

7447	Дешифратор для управления 7-сегментным индикатором (открытый коллектор, 15 В)	94
7448	Дешифратор для управления 7-сегментным индикатором	95
7449	Дешифратор для управления 7-сегментным индикатором (открытый коллектор, 5,5 В)	97
7450	Два логических элемента 2-2И-2ИЛИ-НЕ	99
7451	Логические элементы 2-2И-2ИЛИ-НЕ и 3-3И-2ИЛИ-НЕ	100
7452	Логический элемент 2-2-2-3И-4ИЛИ с входом расширения	101
7453	Логический элемент 2-2-2-2И-4ИЛИ-НЕ (2-2-2-3И-4ИЛИ-НЕ)	102
7454/1	Логический элемент 2-2-2-2И-4ИЛИ-НЕ (2-2-3-3И-4ИЛИ-НЕ)	103
7454/2	Логический элемент 2-2-2-3И-4ИЛИ-НЕ	104
7455	Логический элемент 4-4И-2ИЛИ-НЕ	105
7456	Делитель частоты 50:1	106
7457	Делитель частоты 60:1	107
7460	Два расширителя И с четырьмя входами каждый (открытый коллектор)	108
7461	Три расширителя И с тремя входами каждый (открытый коллектор)	109
7462	Расширитель 2-2-3-3И-4ИЛИ (открытый коллектор)	110
7463	Шесть преобразователей тока	111
7464	Логический элемент 2-2-3-4И-4ИЛИ-НЕ	112
7465	Логический элемент 2-2-3-4И-4ИЛИ-НЕ (открытый коллектор)	113
7468	Два асинхронных десятичных счетчика	114
7469	Два асинхронных 4-разрядных двоичных счетчика	116
7470	JK-триггер с 3-канальными входами, входом установки и входом сброса	118
74Н71	JK-триггер с многоканальными входами и входом установки	120
74L71	RS-триггер с многоканальными входами, входом установки и входом сброса	122
7472	JK-триггер с многоканальными входами, входом установки и входом сброса	124
7473	Два JK-триггера с входами сброса	126
7474	Два D-триггера с входами установки и сброса	128

7475	Четыре D-триггера с прямым и инверсным выходами	130
7476	Два JK-триггера с входами установки и сброса	131
7477	Четыре D-триггера с прямыми выходами	133
7478	Два JK-триггера с входами установки, общим входом сброса и общим входом тактовых импульсов	134
7480	Одноразрядный полный сумматор	136
7481	ОЗУ, 16 бит (16×1)	137
7482	2-разрядный полный сумматор	138
7483	4-разрядный полный сумматор	140
7484	ОЗУ, 16 бит (16×1), с двумя дополнительными входами записи	141
7485	4-разрядный компаратор	143
7486	Четыре 2-входовых элемента ИСКЛЮЧАЮЩЕЕ ИЛИ	145
7487	4-разрядный формирователь дополнительного кода	146
7489	ОЗУ, 64 бита (16×4)	147
7490	Десятичный счетчик	149
7491	8-разрядный регистр сдвига (последовательный вход, последовательный выход)	151
7492	Счетчик-делитель на 12	152
7493	4-разрядный двоичный счетчик	153
7494	4-разрядный регистр сдвига с входом сброса (параллельный/последовательный вход, последовательный выход)	154
7495	4-разрядный регистр сдвига вправо/влево (параллельный/последовательный вход, параллельный/последовательный выход)	155
7496	5-разрядный регистр сдвига (параллельный/последовательный вход, параллельный/последовательный выход)	157
7497	Синхронный программируемый 6-разрядный двоичный делитель частоты	159
7498	Четыре 2-канальных селектора данных/ мультиплексора с буферным регистром	161
7499	4-разрядный регистр сдвига вправо/влево (параллельный/последовательный вход, параллельный выход)	162
74100	Два 4-разрядных D-триггера	164
74101	JK-триггер с элементами 2-2И-2ИЛИ на входах и с входом установки	165
74102	JK-триггер с логическими элементами 3И на входах, входами установки и сброса	167
74103	Два JK-триггера с входами сброса	169

74104	JK-триггер с логическими элементами 3И на входах J и K, входами установки и сброса	170
74105	JK-триггер с логическими элементами 3И на входах J и K, входами установки и сброса	172
74106	Два JK-триггера с входами предварительной установки и сброса	174
74107	Два JK-триггера с входами сброса	175
74108	Два JK-триггера с входами предварительной установки, общим входом тактовых импульсов и общим входом сброса	176
74109	Два JK-триггера с входами предварительной установки и сброса	178
74110	JK-триггер с логическими элементами 3И на входах J и K, входами установки и сброса	180
74111	Два JK-триггера с входами установки и сброса	182
74112	Два JK-триггера с входами предварительной установки и сброса	184
74113	Два JK-триггера с входами установки	186
74114	Два JK-триггера с входами предварительной установки, общим входом тактовых импульсов и общим входом сброса	187
74115	Два JK-триггера с входами сброса	189
74116	Два 4-разрядных регистра с разрешающими входами и входами сброса	191
74118	Шесть RS-триггеров с общим входом сброса	193
74119	Шесть RS-триггеров с дополнительным общим входом сброса	194
74120	Два формирователя синхронизирующих импульсов	196
74121	Одновибратор с логическим элементом на триггере Шмитта на входе	198
74122	Одновибратор с входом сброса и возможностью перезапуска	200
74123	Два одновибратора с входами сброса и возможностью перезапуска	202
74124	Два генератора импульсов, управляемые напряжением	204
74125	Четыре буфера шины (выходы с тремя состояниями)	206
74126	Четыре буфера шины (выходы с тремя состояниями)	207
74128	Четыре 50-омных буферных формирователя с двумя входами и логической схемой ИЛИ-НЕ	208
74131	3-разрядный дешифратор/демультиплексор 3–8 с буферным регистром	209

74132	Четыре логических элемента 2И-НЕ на триггерах Шмитта	211
74133	Логический элемент И-НЕ с тринадцатью входами	212
74134	Логический элемент И-НЕ с двенадцатью входами (выход с тремя состояниями)	213
74135	Четыре схемы из логических элементов ИСКЛЮЧАЮЩЕЕ ИЛИ	214
74136	Четыре логических элемента ИСКЛЮЧАЮЩЕЕ ИЛИ с двумя входами каждый (открытый коллектор)	215
74137	3-разрядный дешифратор/демультиплексор 3–8 с буферным регистром (инверсные выходы)	217
74138	3-разрядный дешифратор/демультиплексор 3–8 с инверсными выходами	219
74139	Два 2-разрядных дешифратора/ демультиплексора 2–4 с инверсными выходами	221
74140	Два 50-омных буферных формирователя с четырьмя входами и логическим элементом И-НЕ	223
74141	Дешифратор двоично-десятичного кода/ схема управления индикаторами (открытый коллектор, 60 В)	224
74142	Десятичный счетчик/регистр/дешифратор/схема управления индикатором (открытый коллектор, 60 В)	226
74143	Десятичный счетчик/регистр/дешифратор для 7-сегментного индикатора (15 мА)	228
74144	Десятичный счетчик/регистр/дешифратор для 7-сегментного индикатора (открытый коллектор, 15 В/25 мА)	230
74145	Дешифратор двоично-десятичного кода/ схема управления индикаторами (открытый коллектор, 15 В)	231
74147	Шифратор для преобразования десятичных чисел в двоично-десятичный код с приоритетом	233
74148	Приоритетный двоичный шифратор 8–3	235
74150	16-канальный селектор данных/мультиплексор с инверсным выходом	237
74151	8-канальный селектор данных/мультиплексор	239
74152	8-канальный селектор данных/мультиплексор с инверсным выходом	241
74153	Два 4-канальных селектора данных/мультиплексора	242
74154	4-разрядный дешифратор/демультиплексор 4–16	244
74155	Два 2-разрядных дешифратора/демультиплексора	246
74156	Два 2-разрядных дешифратора/демультиплексора (открытый коллектор)	248

74157	Четыре селектора данных на 2 входа и 1 выход	249
74158	Четыре селектора данных на 2 входа и 1 выход с инверсными выходами	251
74159	4-разрядный дешифратор/демультиплексор 4–16 (открытый коллектор, 50 мкА)	252
74160	Синхронный программируемый десятичный счетчик с асинхронным сбросом	254
74161	Синхронный программируемый 4-разрядный двоичный счетчик с асинхронным сбросом	256
74162	Синхронный программируемый десятичный счетчик с синхронным сбросом	258
74163	Синхронный программируемый 4-разрядный двоичный счетчик с синхронным сбросом	260
74164	8-разрядный регистр сдвига (последовательный вход, параллельный/последовательный выход) с входом сброса	262
74165	8-разрядный регистр сдвига (параллельный/последовательный вход, последовательный выход)	264
74166	8-разрядный регистр сдвига (параллельный/ последовательный вход, последовательный выход), с входом сброса	266
74167	Синхронный программируемый десятичный делитель частоты	268
74168	Синхронный реверсивный программируемый десятичный счетчик	270
74169	Синхронный программируемый реверсивный 4-разрядный двоичный счетчик	272
74170	ОЗУ, 16 бит (4×4, открытый коллектор)	274
74171	Четыре D-триггера с входом сброса	276
74172	ОЗУ, 16 бит (8×2, три состояния)	277
74173	4-разрядный регистр с входами разрешения и сброса	279
74174	6-разрядный регистр с входом сброса	281
74175	4-разрядный регистр с входом сброса	282
74176	Программируемый десятичный счетчик с входом сброса	283
74177	Программируемый 4-разрядный двоичный счетчик с входом сброса	285
74178	4-разрядный регистр сдвига (параллельный/ последовательный вход, параллельный выход)	287
74179	4-разрядный регистр сдвига (параллельный/ последовательный вход, параллельный выход) с входом сброса	289

74180	Схема проверки четности	291
74181	4-разрядное арифметическо-логическое устройство	293
74182	Модуль переноса для арифметическо-логических устройств	296
74183	Два одноразрядных полных сумматора	298
74184	Преобразователь двоично-десятичного кода в двоичный (открытый коллектор)	299
74185	Преобразователь двоичного кода в двоично-десятичный код (открытый коллектор)	301
74186	Программируемое постоянное запоминающее устройство, 512 бит (64×8) (открытый коллектор)	303
74188	Программируемое постоянное запоминающее устройство, 256 бит (32×8) (открытый коллектор)	304
74189	ОЗУ, 64 бита (16×4, выходы с тремя состояниями)	306
74190	Синхронный программируемый реверсивный десятичный счетчик	308
74191	Синхронный реверсивный программируемый 4-разрядный двоичный счетчик	310
74192	Синхронный реверсивный программируемый десятичный счетчик с входом сброса	312
74193	Синхронный реверсивный программируемый 4-разрядный двоичный счетчик с входом сброса	314
74194	4-разрядный регистр сдвига вправо/влево (параллельный/последовательный вход, параллельный выход) с входом сброса	316
74195	4-разрядный регистр сдвига (параллельный/последовательный вход, параллельный/последовательный выход) с входом сброса	318
74196	Программируемый десятичный счетчик с входом сброса	321
74197	Программируемый 4-разрядный двоичный счетчик с входом сброса	323
74198	8-разрядный регистр сдвига вправо/влево (параллельный/последовательный вход, параллельный выход) с входом сброса	325
74199	8-разрядный регистр сдвига (параллельный/последовательный вход, параллельный/последовательный выход) с входом сброса	327
74200	ОЗУ, 256 бит (256×1, выход с тремя состояниями)	329